

Universidad Nacional Autónoma de México Facultad de Ingeniería División de Ingeniería Eléctrica

Análisis de Circuitos Eléctricos Proyecto PAPIME PE100920 Responsable: M.I. Gloria Mata Hernández Elaboró: Fernando Rivera Pérez

Resistencias en serie

Un circuito serie es aquel en el que la corriente que fluye por cada elemento es la misma véase la Figura 1.



Figura 1: Resistencias en serie y circuito equivalente.



Resistencias en paralelo

Un circuito paralelo es aquel en el que el voltaje presente en los elementos es el mismo véase la Figura 2.



Figura 2: Resistencias en paralelo y circuito equivalente.



Fórmulas de potencia

Fórmulas de potencia más utilizadas en CD.

1 P = VI [W]3 $P = \frac{V^2}{R} [W]$

Ley de Ohm

Ley de OHM: Ley básica de los circuitos eléctricos, establece que la corriente en un circuito resistivo es directamente proporcional al voltaje aplicado e inversamente proporcional a su resistencia.





Figura 3: Ley de Ohm.

Divisor de voltaje

Divisor de voltaje: En la **Figura 1**, el voltaje en cualquier resistencia es proporcional al valor de dicha resistencia.



Divisor de corriente

Divisor de corriente: Si se tiene una configuración de varias resistencias en paralelo como el mostrado en la Figura 2 entonces la corriente I_x que circula en cualquier rama es:

Div de corriente
$$I_x = \left(\frac{R_T}{R_x}\right) I_T$$
 $I_x = \left(\frac{G_x}{G_T}\right) I_T$

Conductancia (Siemens)
$$G_T = G_1 + G_2 + \dots + G_N$$

Dos resistencias en paralelo

Si se tienen dos resistencias en paralelo como la que se muestra en la Figura 4, la resistencia equivalente y la corriente en cada rama son respectivamente:



Figura 4: Dos Resistencias.

Divisor de corriente para dos resistencias
$$I_1 = \left(rac{I_T}{R_1 + R_2}
ight) R_2 \qquad I_2 = \left(rac{I_T}{R_1 + R_2}
ight) R_1$$

Ley de voltajes de Kirchhoff

Lev de voltajes de Kirchhoff: La suma de las elevaciones de voltaje es igual a la suma de las caídas de voltaje alrededor de una trayectoria cerrada.



Configuraciones estrella y delta

Proyecto PAPIME PE100920

Responsable: M.I. Gloria Mata Hernández Elaboró: Fernando Rivera Pérez

Ley de corrientes de Kirchhoff

Ley de corrientes de Kirchhoff: La suma de corrientes que entran en un nodo es igual a la suma de corrientes que salen del mismo. Ver Figura 6.



Figura 6: Ley de corrientes de Kirchhoff.

Transformación de fuentes

Circuitos equivalentes entre las terminales a y b. El voltaje a circuito abierto y la corriente de corto circuito en ambos circuitos es el mismo.



Figura 7: Configuraciones equivalentes.

Expresiones para convertir una configuración delta a estrella y viceversa son respectivamente:





Conversión estrella a delta

$$R_A = rac{R_1 R_2 + R_1 R_3 + R_2 R_3}{R_2}$$

 $R_B = rac{R_1 R_2 + R_1 R_3 + R_2 R_3}{R_1}$
 $R_C = rac{R_1 R_2 + R_1 R_3 + R_2 R_3}{R_3}$

Proyecto PAPIME PE100920

Responsable: M.I. Gloria Mata Hernández

Elaboró: Fernando Rivera Pérez

Dualidad

Pares duales en relación voltaje - corriente de elementos que almacenan energía.

$$v_L(t) = L \frac{di}{dt}$$

$$v_C(t) = \frac{1}{C} \int i(t) dt$$

$$i_L(t) = C \frac{dv}{dt}$$

$$v_L(t) = \frac{1}{L} \int v(t) dt$$

Circuito RC sin fuente

La ecuación diferencial lineal de primer orden que representa al circuito RC sin fuente, en fase de descarga con condición inicial $V_0 \neq 0$ para t > 0 es:





Figura 8: Circuito RC.

$$1 \quad \tau = RC \qquad 4 \quad i_R(t) = \frac{V_0}{R} e^{-t/\tau}$$

$$2 v_C(t) = v_R(t)$$

$$3 i_C(t) + i_R(t) = 0$$

$$R$$

 $v_C(t) = V_0 e^{-t/ au}$

$$p_R(t) = rac{V_0^2}{R} e^{-2t/ au}$$

Capacitor en el dominio s

Un capacitor con una condición inicial $v(0) \neq 0$ tiene una representación que se muestra en la Figura 9.



Figura 9: Representación de un capacitor: (a) dominio del tiempo, (b) dominio s.



Circuito RC con fuente

Si en el circuito mostrado en la Figura 10 el capacitor tiene un voltaje inicial $V_0 \neq 0$, las ecuaciones para el voltaje y la corriente son:

1
$$v_C(t) = V_0 \quad t < 0$$

2 $v_C(t) = \left[V_s + (V_0 - V_s) e^{-t/\tau} \right] u(t)$
3 $i_C(t) = \left(\frac{V_s - V_0}{R} e^{-t/\tau} \right) u(t)$

Circuito RC con fuente

El circuito RC con condiciones iniciales nulas $v_C(0^-) = v_C(0) = v_C(0^+) = V_0 = 0$ en fase de carga se muestra en la Figura 10.



Figura 10: Circuito RC con fuente de voltaje.





Figura 11: Respuesta transitoria de voltaje del circuito RC.



Figura 12: Respuesta transitoria de corriente del circuito RC.

Proyecto PAPIME PE100920

Responsable: M.I. Gloria Mata Hernández Elaboró: Fernando Rivera Pérez

Circuito RC con fuente

Expresiones de voltaje y corriente para la fase de carga del capacitor para t > 0 son:

1
$$v_C(t) = V_s (1 - e^{-t/\tau})$$

3 $v_R(t) = V_s e^{-t/\tau}$
4 $\tau = RC$

$$\mathbf{4} \quad \mathbf{\tau} = RC$$

Circuito RL sin fuente

El circuito RL sin fuente con condición inicial $I_0 \neq 0$ en fase de descarga se muestra en la Figura 13:



Inductor en el dominio s

Un Inductor con una condición inicial $i(0) \neq 0$ tiene una representación que se muestra en la Figura 14.



Figura 14: Representación de un inductor: (*a*) dominio del tiempo, (b) dominio s.

ImpedanciaLey de Ohm
$$Z_L = sL$$
 $V = sLI(s) - Li(0)$

Circuito RL con fuente

Si el inductor de la Figura 15 tiene una condición inicial $I_0 \neq 0$ en t = 0 la corriente para $t \ge 0$ es:

$$i(t)=rac{V_s}{R}{+}\Big(I_0-rac{V_s}{R}\Big)e^{-t/ au}$$
 $au=rac{L}{R}$

Circuito RL con fuente

El circuito RL con condiciones iniciales nulas $i_L(0^-) = i_L(0) = i_L(0^+) = I_0 = 0$ en fase de carga se muestra en la Figura 15.



Figura 15: Circuito RL con fuente de voltaje.

$${{
m Ecuación Diferencial}\over {di\over dt} + {R\over L}\,i = {V_s\over L}\,u(t)}$$

$$i(t)=rac{V_s}{R}(1-e^{-t/ au})u(t)$$



Figura 16: Respuesta transitoria de corriente del circuito RL.

$$v_R(t)=V_s(1-e^{-t/ au})u(t)$$



Figura 17: Respuesta transitoria de voltaje del circuito RL.



Circuito RLC en serie sin fuente

El circuito RLC en serie sin fuente con condiciones iniciales $I_0 \neq 0$ y $V_0 \neq 0$ se muestra en la Figura 18 y las respectivas ecuaciones que describen su comportamiento son:



 $v(0) = V_0 \quad \frac{dv(0)}{dt} = 0$

2 $s_2 = -j\omega_d$



Caso sobreamortiguado: $\alpha > \omega_n$

Para este caso las raíces son reales y diferentes y su gráfica se muestra en la Figura 21 la respuesta es:



Figura 21: Respuesta sobreamortiguada.

Circuito RLC en serie con fuente

Las expresiones que describen el comportamiento del circuito mostrado en la Figura 23 son:



Figura 24: Respuesta subamortiguada.

> t

Caso criticamente amortiguado: $\alpha = \omega_n$

Para este caso las raíces son iguales y su gráfica se muestra en la Figura 22 la respuesta es:



Figura 22: Respuesta Crit. amortiguada.

Proyecto PAPIME PE100920

Responsable: M.I. Gloria Mata Hernández Elaboró: Fernando Rivera Pérez

Caso Sobreamortiguado y Crit. Amortiguado

Las gráficas para estos casos se muestran en la Figura 25 y sus respectivas soluciones son:

Sobreamortiguada

$$v(t) = V_s + K_1 e^{s_1 t} + K_2 e^{s_2 t}$$

Críticamente. Amortiguado
 $v(t) = V_s + (K_2 + K_1 t) e^{-\alpha t}$



Figura 25: Respuestas de ambos casos.

El valor de estado estable se alcanza mas rápido con el caso críticamente amortiguado.

Circuito RLC en paralelo sin fuente

Figura 27: Circuito RLC.

El circuito RLC en serie sin fuente con condiciones iniciales $I_0 \neq 0$ y $V_0 \neq 0$ se muestra en la Figura 26.



El circuito RLC en paralelo con fuente de corriente se muestra en la Figura 27 y las ecuaciones que describen su comportamiento son:

$$I_{s} u(t) = R \quad L = V_{0}$$

$$\frac{1}{V_{0}} - \frac{1}{V_{0}} = \frac{1}{RC} \frac{di}{dt} + \frac{i}{LC} = \frac{I_{s}}{LC} u(t)$$

$$\frac{d^{2}i}{dt^{2}} + \frac{1}{RC} \frac{di}{dt} + \frac{i}{LC} = \frac{I_{s}}{LC} u(t)$$

$$Ecuación característica$$

$$s^{2} + \frac{1}{RC} s + \frac{1}{LC} = 0$$



La representación en el dominio del tiempo y en el dominio "s" de fuentes dependientes e independientes se muestra en la Figura 28. Las fuentes independientes son entradas escalón.



Figura 28: Equivalencias entre el dominio del tiempo y dominio "s".



Función de transferencia de voltajes

La Función de transferencia de voltajes, es la relación entre el voltaje de salida V_0 y el voltaje de entrada V_i .

$$\frac{H(s) \text{ de voltajes}}{V_0} = \frac{Z_2 Z_4}{Z_1 (Z_2 + Z_3 + Z_4) + Z_2 (Z_3 + Z_4)}$$



Resistencia en el dominio s

Resistencia en el dominio del tiempo y s.



Figura 29: (*a*) Dominio del tiempo, (*b*) dominio s.

ImpedanciaLey de Ohm
$$Z_R = R$$
 $V(s) = RI(s)$